

P/29-1647
24718 / 03

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 3 年 1 2 月 8 日
Date of Application:

出 願 番 号 特 願 2 0 0 3 - 4 0 8 8 1 3
Application Number:

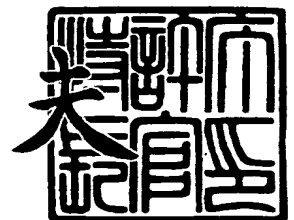
[ST. 10/C] : [J P 2 0 0 3 - 4 0 8 8 1 3]

出 願 人 N E C エレクトロニクス株式会社
Applicant(s):

2 0 0 3 年 1 2 月 2 2 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康



出証番号 出証特 2 0 0 3 - 3 1 0 6 4 8 2

【書類名】 特許願
【整理番号】 741-20110
【あて先】 特許庁長官殿
【国際特許分類】 H01L 21/316
H01L 21/318
H01L 29/78

【発明者】
【住所又は居所】 神奈川県川崎市中原区下沼部 1 7 5 3 番地 N E C エレクトロニクス株式会社内
【氏名】 長谷川 英司

【特許出願人】
【識別番号】 302062931
【氏名又は名称】 N E C エレクトロニクス株式会社

【代理人】
【識別番号】 100109313
【弁理士】
【氏名又は名称】 机 昌彦
【電話番号】 03-3454-1111

【選任した代理人】
【識別番号】 100085268
【弁理士】
【氏名又は名称】 河合 信明
【電話番号】 03-3454-1111

【選任した代理人】
【識別番号】 100111637
【弁理士】
【氏名又は名称】 谷澤 靖久
【電話番号】 03-3454-1111

【先の出願に基づく優先権主張】
【出願番号】 特願2003- 24718
【出願日】 平成15年 1月31日

【手数料の表示】
【予納台帳番号】 191928
【納付金額】 21,000円

【提出物件の目録】
【物件名】 特許請求の範囲 1
【物件名】 明細書 1
【物件名】 図面 1
【物件名】 要約書 1
【包括委任状番号】 0215753

【書類名】 特許請求の範囲**【請求項 1】**

半導体基板上に酸化膜を形成する工程と、
前記酸化膜に窒素を導入する工程と、
酸素を含むガス雰囲気中で前記酸化膜を熱処理する酸化熱処理工程とを含む半導体装置の製造方法において、
前記酸化熱処理工程の熱処理温度が、その熱処理工程以降の全ての工程での温度より高いことを特徴とする半導体装置の製造方法。

【請求項 2】

前記酸化熱処理工程の後にゲート電極を形成する工程と、
前記半導体基板にソース・ドレイン領域を形成する工程とを有することを特徴とする請求項 1 記載の半導体装置の製造方法。

【請求項 3】

前記酸化膜に窒素を導入する工程は、活性化された窒素を用いることを特徴とする請求項 1 または 2 に記載の半導体装置の製造方法。

【請求項 4】

前記酸化熱処理工程の雰囲気には、 O_2 、 O_3 、活性酸素、ラジカル酸素、酸素イオンのうち、少なくとも 1 つが含まれることを特徴とする請求項 1 乃至 3 に記載の半導体装置の製造方法。

【請求項 5】

前記酸化熱処理工程において、酸素分圧が $0.075 \sim 250$ [Torr] であることを特徴とする請求項 1 乃至 4 に記載の半導体装置の製造方法。

【請求項 6】

前記酸化熱処理工程の後に、更に酸窒化雰囲気中で熱処理する酸窒化処理工程を備えることを特徴とする請求項 1 乃至 5 に記載の半導体装置の製造方法。

【請求項 7】

前記酸化熱処理工程及び前記酸窒化処理工程の少なくともいずれか一方の工程における雰囲気が、酸素と窒素を含んだ少なくとも 1 種類のガスで作られることを特徴とする請求項 6 に記載の半導体装置の製造方法。

【請求項 8】

前記酸素と窒素を含むガスとして、 NO 、 N_2O 、 NO_2 のうち少なくともいずれか 1 種類のガスを用いることを特徴とする請求項 7 に記載の半導体装置の製造方法。

【請求項 9】

前記半導体基板と前記酸化膜との界面に存在する前記半導体基板表面の未結合手の少なくとも一部を窒素によって終端することを特徴とする請求項 1 乃至 8 に記載の半導体装置の製造方法。

【請求項 10】

前記酸化膜と前記半導体基板との界面に $1E11 \sim 7E14$ [atoms/cm²] の窒素を導入することを特徴とする請求項 1 乃至 9 に記載の半導体装置の製造方法。

【請求項 11】

前記酸化膜と前記半導体基板との界面に $7E12$ [atoms/cm²] の窒素を導入することを特徴とする請求項 1 乃至 9 に記載の半導体装置の製造方法。

【請求項 12】

前記窒素を導入する工程と、
前記酸化熱処理工程の間は前記半導体基板を大気に晒すことなく、各工程を行うことを特徴とする請求項 1 乃至 11 に記載の半導体装置の製造方法。

【請求項 13】

前記窒素を導入する工程と、
前記酸化熱処理工程と、
前記酸窒化処理工程の間は前記半導体基板を大気に晒すことなく、各工程を行うことを特

徴とする請求項 6 乃至 11 に記載の半導体装置の製造方法。

【請求項 14】

半導体基板と、

前記半導体基板上に形成された酸化膜とを有する半導体装置において、

前記半導体基板と前記酸化膜との界面に存在する前記半導体基板表面の未結合手の少なくとも一部が窒素によって終端されていることを特徴とする半導体装置。

【請求項 15】

前記酸化膜上にさらにゲート電極を有し、

前記ゲート電極と前記酸化膜との界面の窒素濃度が、前記酸化膜中の窒素濃度より高いことを特徴とする請求項 14 に記載の半導体装置。

【請求項 16】

前記半導体基板表面の未結合手に終端した前記窒素の密度が $1\text{E}11 \sim 7\text{E}14$ [atoms/cm²] であることを特徴とする請求項 14 または 15 に記載の半導体装置。

【請求項 17】

前記半導体基板表面の未結合手に終端した前記窒素の密度が $7\text{E}12$ [atoms/cm²] であることを特徴とする請求項 14 または 15 に記載の半導体装置。

【書類名】 明細書

【発明の名称】 半導体装置及び半導体装置の製造方法

【技術分野】

【0001】

本発明は、半導体装置の製造方法に関し、特に半導体基板上へのゲート絶縁膜の形成方法に関する。

【背景技術】

【0002】

動作スピードが高く、かつ信頼性が高いトランジスタを制御性よく製造する製造方法が求められている。MIS型トランジスタの動作速度の高速化のためには、ゲート絶縁膜の薄膜化が要求されるが、この際、様々な問題が生じる。例えば、p型ゲート電極からホウ素が基板へ拡散するという問題が挙げられる。この問題を解決する方法として、特開平11-67760には、ゲート酸化膜を N_2O や NO などの雰囲気中で熱処理を行い、窒素をゲート酸化膜に導入する方法が示されている。ゲート酸化膜中のゲート電極との界面付近に窒素高濃度層を設けることによりゲート電極からのホウ素の拡散が抑制される。同様な窒素の導入方法に関しては、特開平2-18934に NH_3 を用いる方法が示されている。更に近年は、プラズマ法等によって形成された活性窒素をゲート酸化膜に導入する方法が提案されている。例えば、特開2000-294550には平面アンテナと μ 波を用いたプラズマでの窒化及び酸窒化が示されており、特開2000-332009には安定なプラズマ発生による窒素を含んだゲート酸化膜の形成方法が示されている。このように、ゲート酸化膜の薄膜化が急速に進む現在、特にゲート酸化膜への窒素の導入が非常に重要となっている。

【0003】

一方で、窒素をゲート酸化膜に導入した場合、ゲート酸化膜中に導入した過剰な窒素がゲート酸化膜と半導体基板との界面に存在すると、キャリア移動度の低下を招き、トランジスタ特性が劣化することが知られている。この対処法として特開平5-218405においては、酸素雰囲気中で熱処理を行って新たな酸化膜を窒化層の下部に形成することによって、窒化層をゲート酸化膜と半導体基板との界面から遠ざける方法が提案されている。

【0004】

これら窒化方法で重要なことは、ゲート酸化膜に導入した過剰な窒素をゲート酸化膜と半導体基板との界面に到達させないことであり、そのためにはゲート酸化膜の表面に窒素を導入できるプラズマ窒化に代表される活性窒素を用いた窒化の実現と、ゲート酸化膜と半導体基板との界面に到達してしまった窒素をゲート酸化膜と半導体基板との界面から離す「再酸化」が重要であると言える。

【0005】

【特許文献1】 特開平11-67760

【特許文献2】 特開平2-18934

【特許文献3】 特開2000-294550

【特許文献4】 特開2000-332009

【特許文献5】 特開平5-218405

【発明の開示】

【発明が解決しようとする課題】

【0006】

しかしながら、プラズマ窒化法などにより活性化された窒素を用いてゲート酸化膜に窒素を導入した場合には、導入された窒素の全てが原子間の結合に関与するわけではなく、原子間の結合に関与せずに格子間に存在するものも存在する。この窒素は、窒化後に比較的自由に動きやすい状態にあり、その後熱処理を加えると容易に動いてしまうという問題が発生することが今回初めてわかった。つまり、例えば図10に示すように、窒化直後には酸化膜の表面近傍に分布していた窒素(a)は、後工程であるポリシリコンゲート電極の成膜時の熱(約680~760℃)によって、再分布して(b)、シリコン基板界面の方向に移動してしまう。また図10からわかるように、シリコン基板界面とは逆側のゲート電極

中に窒素が検出されるようになる。つまり、図11に示すように、シリコン基板11上にシリコン酸化膜12を形成したのち、窒素を導入することにより、シリコン窒化膜層13が形成されるが、その後熱処理を加えるとシリコン基板界面への窒素の拡散が生じると同時に、窒素はゲート電極15側にも拡散し、その時の熱によりゲート電極15とも反応して窒素が添加されたゲート電極14が形成されてしまう。この層はシリコンに対して窒素が少ないため、一般的に存在するシリコン窒化膜といった絶縁膜までには至らず、導電体中の不純物として機能する。窒素はN型の不純物として働くため、pMOSトランジスタのp⁺ゲート電極では空乏化する方向に作用し、pMOSトランジスタの特性を劣化させる。

【0007】

更に、この再分布は前述のポリシリコン成膜時のみとは限らず、後工程として施される全ての熱処理の影響を受けることがわかった。図12は、各熱処理工程を経た後にゲート酸化膜と半導体基板との界面近傍の窒素量を測定した結果である。図12において、各熱処理工程名として挙げた項目のうち、「成膜直後」とはポリシリコン成膜前の状態を指し、「ポリシリコン」はポリシリコン成膜後の状態を示す。「酸化A」はポリシリコンからなるゲート電極にサイドウォールを形成した後の状態を指す。「窒化膜堆積」及び「酸化膜堆積」は層間絶縁膜として窒化膜及び酸化膜を堆積した後の状態を指し、「アニールA」及び「アニールB」は各々前記層間絶縁膜堆積後の緻密化のためのアニール工程を指す。図12より、ポリシリコン成膜後に行われる各熱処理によっても、その窒素量が増加していることがわかる。また、増加していない工程もあるが、各熱処理の処理条件に着目すると、それまで処理された熱処理の最高温度よりも低い場合に増加していないことが判明した。つまり、程度の差はあっても、ゲート酸化膜中の窒素は全熱処理の最高温度によって最終的な分布に到達すると言える。この事実は、活性窒素を用いて初期窒素分布が理想的に形成できても、その後の熱処理によって劣悪な分布になってしまう可能性があることを示唆しており、トランジスタの特性に大きな影響を与える窒素濃度が変動することにより、トランジスタの特性も変動し、特性を制御することが困難であるという問題が生じることを示している。

【0008】

また、このような熱処理によって容易に動く窒素は、室温においてもわずかながら動き、ポリシリコン堆積まで大気中に置くと、特に表面近傍の窒素が消失することも判明した。わずかな窒素量の変動によってトランジスタの諸特性が変動するため、この窒素量の管理は非常に重要であるが、実際には非常に困難である。

【0009】

一方、従来例として示した再酸化も単独では万能ではなく、非常に薄くなったゲート酸化膜においては、NOなどを用いた熱窒化によってゲート酸化膜と半導体基板との界面に導入してしまった窒素を、影響が少なくなるほど界面から遠ざけることは容易ではない。図13からわかるように、プラズマ窒化後のポリシリコン成膜など各熱処理で再分布した場合のシリコン基板界面の窒素量(a)は、NOなどで導入してしまう窒素量(b)と比較して概ね10分の1以下であり、逆に言えば、NOなどの場合には、再酸化によって窒化層をシリコン基板界面から十分遠ざける必要が生じる。今後ゲート絶縁膜の厚さが10Å~15Åとなった場合に、初期酸化膜は5Åとなり、量産する場合、安定して成膜できないためこの再酸化は現実的でない。また、特開平4-140399に示されている800~900℃の再酸化温度では、現実的に必要とされる窒素濃度(1~20%)が導入された窒素含有酸化膜において、界面に十分な厚さの酸化膜層(窒化層を界面より離すための層)を形成できないことが実験的に明らかになった。

【0010】

本発明の主な目的は、理論的に望ましい窒素分布が得られる窒化方法を採用しつつ、従来技術で問題となっている、窒素の再分布によるゲート酸化膜と半導体基板との界面への過剰な窒素の拡散を低減すること、及びゲート電極の空乏化やトランジスタの高速化を妨げるポリシリコン界面への窒素の拡散を抑制して高速デバイスを実現することにある。特に、ゲート酸化膜の厚さが20Å以下と非常に薄い場合に、それらを実現する方法を提供す

ることにある。また、トランジスタ特性に敏感に影響する窒素量を制御する技術、具体的には大気曝露による変動を抑制することにある。

【課題を解決するための手段】

【0011】

上記目的を達成するために、本発明の第1の観点にかかる半導体装置の製造方法は、半導体基板上に酸化膜を形成する工程と、酸化膜に窒素を導入する工程と、酸素を含むガス雰囲気中で酸化膜を熱処理する酸化熱処理工程とを含む半導体装置の製造方法において、酸化熱処理工程の熱処理温度が、その熱処理工程以降の全ての工程での温度より高いことを特徴とする。さらに酸化熱処理工程の後にゲート電極を形成する工程を有することをも特徴とする。さらに酸化膜に窒素を導入する工程は、活性化された窒素を用いることをも特徴とする。また、酸化熱処理工程の雰囲気には、 O_2 、 O_3 、活性酸素、ラジカル酸素、酸素イオンのうち、少なくとも1つが含まれているとさらに好ましい。また酸化熱処理工程において、酸素分圧が0.075~250[Torr]であることが望ましい。

【0012】

本発明の第2の観点にかかる半導体装置の製造方法は、上述した熱処理工程の後に、更に酸窒化雰囲気中で熱処理する酸窒化処理工程を備えることを特徴とする。ここで酸窒化雰囲気とは、酸素を含むガスと窒素を含むガスの両方を含む雰囲気を指す。さらに、本発明は酸化熱処理工程および酸窒化処理工程の少なくともいずれか一方の工程における雰囲気が、酸素と窒素を含んだ少なくとも1種類のガスで作られることを特徴とする。酸素と窒素を含むガスとして、 NO 、 N_2O 、 NO_2 のうち少なくともいずれか1種類のガスを用いることが望ましい。

【0013】

本発明の第3の観点にかかる半導体装置の製造方法は、半導体基板と酸化膜との界面に存在する半導体基板表面の未結合手の少なくとも一部を窒素によって終端することを特徴とする。酸窒化処理工程において、酸化膜と半導体基板との界面に $1E11 \sim 7E14$ [atoms/cm²]の窒素を導入することが望ましく、 $7E12$ [atoms/cm²]の窒素を導入することがさらに望ましい。

【0014】

本発明の第4の観点にかかる半導体装置の製造方法は、酸化膜に窒素を導入する工程と、酸化膜の酸化熱処理工程の間は半導体基板を大気に晒すことなく、各工程を行うことを特徴とする。また、酸化膜に窒素を導入する工程と、酸化膜の酸化熱処理工程と、酸化膜の酸窒化処理工程の間は半導体基板を大気に晒すことなく、各工程を行うことを特徴とする。

【0015】

本発明の第5の観点にかかる半導体装置は、半導体基板と、半導体基板上に形成された酸化膜とを有する半導体装置において、半導体基板と酸化膜との界面に存在する半導体基板表面の未結合手の少なくとも一部が窒素によって終端されていることを特徴とする。また、酸化膜上にさらにゲート電極を有し、ゲート電極と酸化膜との界面の窒素濃度が、酸化膜中の窒素濃度より高いことを特徴とする。ここで、半導体基板表面の未結合手に終端した窒素の密度が $1E11 \sim 7E14$ [atoms/cm²]であることが望ましく、 $7E12$ [atoms/cm²]であることがさらに望ましい。

【発明の効果】

【0016】

この発明によれば、ゲート絶縁膜形成時に、後工程の全ての熱処理よりも高温の処理を施すことにより、後工程の熱処理時に窒素が再拡散・再分布することを防止できる。その結果、特に、ポリシリコン電極との反応によるトランジスタ特性の劣化を抑制できる。また、活性窒素による有利な初期窒素分布を生かして、非常に薄いゲート絶縁膜の実現が可能となる。

【0017】

もともと酸化膜に窒素を導入した後の酸化雰囲気での酸化は、界面を酸化して窒化層を

界面より離す効果を期待して行われているが、同時に界面に存在する界面準位を酸素で終端して良好な界面を形成する効果もある。一方で、酸素の代わりに適量の窒素を導入することは、デバイスの信頼性を向上させる効果をもたらす。理論的にシリコンと酸素の結合に比べてシリコンと窒素の結合の方が強いいため、トランジスタ動作時やその他の物理的或いは電気的なストレスに対して結合が切れにくくなるからである。

【0018】

さらに、酸化熱処理で十分な酸化を施し、その後、改めて半導体基板界面に存在する界面準位量と同等の窒素を導入することにより、過剰な窒素による悪影響をシリコン基板界面から遠ざけることと、酸素よりも結合が強いシリコンと窒素の結合を適量形成することによって、界面準位を安定させることができる。

【0019】

また、半導体基板と酸化膜との界面に存在する半導体基板表面の未結合手の少なくとも一部を窒素によって終端することにより、トランジスタ特性を改善することができるという効果を奏する。ここで、半導体基板表面の未結合手と同等の窒素、すなわち界面に導入しシリコンと結合させるのに適量の窒素の単位面積あたりの密度としては、 $1\text{E}11 \sim 7\text{E}14 [\text{atoms}/\text{cm}^2]$ が好ましい。界面準位とはシリコン基板界面に存在するシリコンの未結合手と考えて良い。そして顕在化するその界面準位量は、ゲート絶縁膜の形成の直前までの履歴によって大きく変動する。例えば物理的に荒れたシリコン基板界面には非常に多くの界面準位が発生する。また、非常にスムーズな界面を形成しても $1\text{E}11 [\text{atoms}/\text{cm}^2]$ の界面準位は存在することは経験的にわかっている。一方で、通常用いている面方位が(100)シリコン基板の表面に存在するボンド（未結合手）の密度は約 $7\text{E}14 [\text{atoms}/\text{cm}^2]$ である。適量の窒素はその前のシリコン基板の状態に強く依存するが、上記範囲の設定の理由はここにある。

【0020】

また、熱処理工程の酸化雰囲気での熱処理は、酸化膜に窒素を導入した窒化後の、室温での窒素の変動（減少）を抑制する効果もある。逆に言えば、その活性窒素による窒化後、酸化雰囲気までどのような雰囲気で制御するかが重要である。

【0021】

窒化雰囲気にて窒素を導入する工程と、その窒素含有酸化膜を熱処理工程の酸化雰囲気中で熱処理する工程間は半導体基板を大気又はクリーンルーム雰囲気に晒すことなく、同一のプロセスチャンバー、或いは大気から隔離された搬送室を介して別々のプロセスチャンバーで各工程をおこなうことにより、大気に晒した場合に生じた窒素量の変動が制御でき、再現性の良いプロセスを構築できる効果を奏する。

【0022】

半導体基板と、半導体基板上に形成された酸化膜とを有する半導体装置において、半導体基板と酸化膜との界面に存在する半導体基板表面の未結合手の少なくとも一部を窒素によって終端することにより、トランジスタ特性を改善することができるという効果を奏する。さらに、酸化膜上にさらにゲート電極を有し、ゲート電極と酸化膜との界面の窒素濃度を酸化膜中の窒素濃度より高くすることにより、ゲート電極から半導体基板へのホウ素の拡散を抑制することができるという効果を奏する。

【発明を実施するための最良の形態】

【0023】

次に、本発明の上記および他の目的、特徴および利点を明確にすべく、添付した図面を参照しながら、本発明の実施の形態を以下に詳述する。

【実施例1】

【0024】

図1は本発明の第1の実施例としての半導体装置の製造方法をプロセスフローの順に説明するものである。なお、実際には本発明はトランジスタをはじめとする各種デバイス作製の工程の一部として使用されるが、ここではデバイスを作製する全フローを記述せず、本発明の内容、目的、効果、特徴を表す部分を抽出している。

【0025】

まず、ゲート絶縁膜を形成するシリコン基板1を適当な洗浄薬液を用いて清浄な状態にする(図1(a))。次に酸化性の雰囲気において熱処理を行いシリコン基板1上に、第1の酸化膜としてシリコン酸化膜2を形成する(図1(b))。次に窒化性の雰囲気において処理を行いシリコン酸化膜2に窒素を導入する(図1(c))。この時、活性な窒素をプロセスチャンバー又は外部で形成し、それを窒化種として用いると、図1(c)に示すようにシリコン酸化膜2の表面側にシリコン窒化層3が形成できる。次に、再び酸化性の雰囲気下で熱処理(酸化熱処理)を行う(図1(d))。このとき重要なことは、後述する全熱処理工程の最高温度をT1とし、本熱処理の温度をT2とした場合、 $T1 \leq T2$ になるプロセス条件(温度)で行うことである。この熱処理により図1(d)に示すようにシリコン窒化層3の分布は広がる。以上の工程を経た後、ゲート電極となる電極4を形成する(図1(e))。その後は、デバイスを作製する上での様々な工程が行われる。ゲート電極構造を形成する工程、様々な不純物を導入し活性化させる工程、各素子を分離するための絶縁膜を形成する工程、それらの材料を選択的に削除したり、残したりする工程等が該当する。その中で、様々な熱処理のみを抽出し代表的な工程を例えばA~Dとし(図1(f))、各処理温度をTa、Tb、Tc、Tdとしたとき、この中の最高温度が前述のT1となり、 $T1 = \text{MAX}\{Ta, Tb, Tc, Td\}$ で表される。ここで $\text{MAX}\{Ta, Tb, Tc, Td\}$ とはTa、Tb、Tc、Tdの中で最大値を抽出する関数である。

【0026】

更に、上記プロセスフローの各工程について詳細に記述する。図1(a)における洗浄技術では、アンモニアを含んだ過酸化水素水や硫酸を含んだ過酸化水素水、塩酸を含んだ過酸化水素水、希釈フッ酸水の単独或いは組み合わせによって実施される。次に、図1(b)におけるシリコン酸化膜の形成には、例えば、酸素を窒素で希釈したドライな雰囲気、800~1000℃の温度範囲、1[Torr]~常圧の圧力範囲で熱処理を行い、所望の膜厚を実現する。この時、成膜装置としては枚葉式の急速熱処理装置(RTP: Rapid Thermal Process)を用いる。次の図1(c)における窒素を導入する方法としては、例えば、窒素或いは窒素と希釈のためのヘリウムやアルゴン、クリプトンなどの希ガスを導入した雰囲気に、 μ 波を導入したり、RF法などによってプラズマを発生させ、窒素を活性なラジカル窒素や窒素イオンにして、導入する方法がある。窒素量は基板温度やプラズマ発生のためのPower、時間などで制御でき、例えば、400℃、1500W、15秒で7%程度の窒素の導入が可能である。図2(a)は、シリコン酸化膜厚15[Å]に対して、上述の条件で窒素を導入したときの窒素プロファイルを示したものである。窒素は表面に多量に偏析しており、シリコン基板界面に近づくほど窒素量が少なくなっていく様子がわかる。例えば表面から10[Å]奥に入ったところでは、表面の1/9程度の窒素量になっている。この窒化現象は、基本的には既存のシリコンと酸素の結合が切断され、窒素とシリコンの新たな結合が形成されることに基づいている。しかしながら、窒素原子がシリコンと結合せずに格子間に存在したり、切断された結合が残存したりしている状態も多く存在する。

【0027】

次の図1(d)における酸化性雰囲気での熱処理(酸化熱処理)としては、例えば、100~1080℃の温度、酸素 $0.1 \sim 10$ [slm]、窒素 $0.1 \sim 10$ [slm]のガス流量、圧力0.5~25[Torr]、時間2~30秒を通常使用する。図2(b)は、図2(a)の状態から上記範囲の酸化熱処理を施した後の窒素プロファイル例である。表面の窒素量が窒化直後の2/3倍になっているが、表面から10[Å]奥に入った所の窒素量はほとんど変わらず、逆にゲート酸化膜と半導体基板との界面近傍での窒素量が窒化直後の図2(a)に比べて多くなっていることがわかる。これは、前述のように、窒化直後に存在する未結合窒素が本熱処理工程によって脱離(表面側)又は深く拡散した結果である。この様に界面近傍への拡散が本プロセスでも見られるが、後述するようにその絶対量は本発明を用いない場合に比べて大きく改善している。また、本熱処理の条件は、後述するように所望の膜厚の実現とプロファイルの維持という観点で非常に大きな意味を持っている。

【0028】

次の図1 (e) におけるゲート電極材料の成膜方法としては、例えば、ポリシリコン膜の堆積が挙げられる。通常、680～760℃の温度範囲で実施される。

【0029】

更にポリシリコン膜成膜後における代表的な熱処理を考える(図1 (f))。列挙すると、A：ゲート酸化膜およびゲート電極側面部分に酸化膜を形成するプロセス、B：ゲート電極やシリコン基板に不純物を導入し、その不純物を活性化するプロセス、C：層間絶縁膜の成膜、D：成膜された様々な絶縁膜を緻密化するために行なわれるプロセス等、様々な熱処理がある。通常は上記のBで示したソースやドレイン或いはゲート電極に導入されたリンやボロンなどの不純物の活性化のための熱処理が最も温度が高い。例えば、この場合1050℃、0～10秒の熱処理をおこなう。ここでいう0秒とは所定の温度(1050℃)まで昇温し、達したらその温度でホールドせずに、すぐに降温ステップに入ることである。ここで重要なことは、この不純物活性化に使用される温度は、図1 (d) における酸化熱処理よりも決して高い状態であってはならないという点である。逆に言えば、図1 (f) における条件が様々な要因でT1と決定されるときには、図1 (d) における温度はT2 (T1≤T2) に設定することが本発明では極めて重要である。

【0030】

図3は本発明を実施したとき、(A) ゲート酸化膜と半導体基板との界面近傍の窒素量、(B) ポリシリコン電極とゲート酸化膜との界面近傍のポリシリコン電極中の窒素量を、各熱処理を施して通過した直後に分析した結果である。この図には図1 2の従来例におけるゲート酸化膜と半導体基板との界面近傍の窒素量の結果を併記している(C)。図3において、各熱処理工程名として挙げた項目のうち、「成膜直後」とはポリシリコン成膜前の状態を指し、「ポリシリコン」はポリシリコン成膜後の状態を示す。「酸化A」はポリシリコンからなるゲート電極にサイドウォールを形成した後の状態を指す。「窒化膜堆積」及び「酸化膜堆積」は層間絶縁膜として窒化膜及び酸化膜を堆積した後の状態を指し、「アニールA」及び「アニールB」は各々前記層間絶縁膜堆積後の緻密化のためのアニール工程を指す。

【0031】

(A) では、絶縁膜形成工程の1ステップとして酸化熱処理を行わない従来(図2)よりも変化が格段に抑制されている様子がわかる。もちろん酸化熱処理によって前述(図2)したように界面への窒素の拡散が一時促進されるが、最終的にデバイスが完成したときにおける界面窒素量は本発明の場合の方が明らかに少ない。これは、トータルとして同じ熱処理を施した時に、ポリシリコン膜などで絶縁膜の上部をキャップした方が過剰窒素が脱離し難く、逆に界面に移動しやすいことを意味しており、表面にキャップ層を形成しない状態で熱処理を行う場合に本発明の効果は特に発揮されるといえる。また、それ以上に顕著なのは(B) のポリシリコン電極中の窒素濃度であり、本発明では、分析の検出限界まで低減させることができていることがわかる。これは本発明によって絶縁膜形成中に最高温度の再酸化処理を行なうことによって、不安定で過剰な窒素を事前に再分布・脱離させることができ、後工程での再移動や再分布を抑制できた結果と考えられる。

【0032】

また、図1 (d) における酸化熱処理における雰囲気も重要で、本発明の特徴のひとつである。つまり、酸素を含有した雰囲気での熱処理による膜厚の増加を極力抑制しなければならないために、酸素の含有率を制限する必要がある。図4は酸化熱処理時における膜厚増加の様子であり、雰囲気としてガス流量を制御・変化した場合の酸素/窒素比依存性を示したものである。ここで最終的なゲート酸化膜の膜厚を20[Å]以下とする場合を考えると、初期の酸化膜厚(図1 (b)) は15[Å]程度であり、5[Å]の増加が許容される。従って、この場合、酸素/窒素流量比は約50%以下が必要である。もちろん酸化膜厚を最初から10[Å]などと薄くすることは可能であり、その場合、再酸化による増膜はさらに許容できるが、実際には、下地である酸化膜が薄くなった分、次の工程である窒化処理によるシリコン基板/絶縁膜界面への窒素の到達量が多くなるため、トランジスタの特性上好ましくない。逆に、流量比が0.015%を下回ると、増膜量は0以下になることが図4から

わかる。これは窒化された直後の絶縁膜の膜厚が減少していることを示しており、酸化膜が微小領域では部分的に剥がれていることを意味する。一般的に、シリコンと酸素は熱処理で昇華することがあり、酸素が一定量以下になるとSi-O結合として絶縁膜中（表面）から脱離する。脱離が発生・進行すると酸化膜としての絶縁性が劣化する。図4における0.015%以下ではこの現象が起こっていると推察され、それ以上の雰囲気組成にすることは極めて重要である。

【0033】

更にこの一連の現象は、酸素の分圧という形で表現すると分かり易い。ここで酸素の分圧とは酸素を含む気体が装置全体を占めたと仮定したときに示す圧力を言う。酸化熱処理は酸素ガス比だけでなく、圧力にも影響する。トータルの圧力を低く設定する場合、酸素分圧は必然的に低くなるため、酸素ガスの流量としては高く設定する必要がある。上記の条件を含めて色々な実験を行った結果、酸素分圧を0.075~250[Torr]にすることが増膜抑制と昇華防止の観点で重要であることを突き止めた。その遵守が本発明において重要である。

【実施例2】

【0034】

次に、本発明の第2の実施例としての半導体装置の製造方法を説明する。第1の実施例では、酸化熱処理工程における酸化性雰囲気として、主に酸素ガスを用いた。ここでは、NOガスやN₂Oガス、NO₂ガスなど、酸素と同時に窒素を含有するガスによって雰囲気を形成して、図1(d)における熱処理をする。例えば、NOガス2[slm]、N₂ガス10[slm]、800℃、2[Torr]、5秒で処理をする。この時、SIMS (Secondary Ion Mass Spectroscopy) という分析手法で測定した結果、ゲート酸化膜と半導体基板との界面に7E12[atoms/cm²]の窒素が導入されていることがわかった。また、NOガスには酸素単体と比較するとその酸化性は劣るが、僅かにシリコン基板界面を酸化する能力もある。エリプソ測定装置で測定すると、値として0.7[Å]の増膜がこの処理によって発生する。重要なのは、この処理によって界面に導入する窒素量を制御することであり、しかも界面準位を終端する程度に、そして過剰にならない窒素量に制限する必要がある。過剰な窒素は再分布しやすく、しかも絶縁膜中に歪みを形成しやすいからである。歪みは界面特性、即ちトランジスタ特性を著しく劣化させる。また、顕在化した界面準位量は本熱処理直前までの窒化処理の条件によって変化するため、その量を正確に把握してNO熱処理などの条件を選択する必要がある。上記例では800℃としているが、この場合は、後のトランジスタ実現のための全熱処理工程の最高温度T1を800℃以下にすることが必然的に要求される。逆に言えば、その条件が可能な時に酸化熱処理を800℃で実行できるといえる。

【実施例3】

【0035】

次に、第3の実施例を説明する。これは第1の実施例と第2の実施例を組み合わせたものであり、第2の実施例での高温化の制限を解決するものである。つまり、第1の実施例の窒化処理と酸化熱処理を行った後、再びNOガスなどを用いた酸窒化処理を行い、顕在化している界面準位量と等量の窒素を界面に導入する（図5）。ここで、酸化膜形成のための酸化を「第1酸化」、窒素導入後の酸化熱処理を「第2酸化熱処理」と記載した。上記の2つの実施例を組み合わせた場合、最終膜厚が目標に対して0.7[Å]（エリプソ膜厚）程度厚くなるため、最初の酸化雰囲気における熱処理を膜厚0.7[Å]分低減する必要がある。そのためには、例えば1050℃の温度を保ちつつ、圧力を2[Torr]に少し低減すれば実現できる。この方法による利点は、高温熱処理による窒素の安定化と適量の窒素の界面への導入が両方可ななことである。高温処理の後には、例えば、NOガスを用いてSi界面に7E12[atoms/cm²]の窒素を導入する。この値は実験によって最適化された値であり、本発明の処理前に存在した界面準位量とはほぼ同等である。図6はNBTI (Negative Bias Temperature Instability) という信頼性を評価した結果である。この信頼性評価は電氣的なストレスを印加した後のトランジスタのしきい値電圧のシフト量を測定するもので、シフト量が小さいほど良好であると判断される。そして、一般的にはゲート酸化膜と半導体基板と

の界面近傍に窒素が少ないほど、界面準位が少ない程、それらの変化量が小さく、良好であることが知られている。第1～3の実施例と従来例を比較した場合、変化量が少ない順に、第3実施例 < 第1実施例 < 第2実施例 < 従来例ということが図から明らかにわかる。界面近傍に窒素があっても、それが界面準位と同等であれば、トランジスタ特性が良好になるという結果は今回初めてわかったことである。また、第2の実施例が第1の実施例よりも向上しないのは、全ての熱処理工程の最高熱処理温度が1050℃であるため（図1と同じ）、800℃のNO処理だけでは、その前工程の窒化で導入された過剰窒素や格子間窒素の再分布を完全に防止できなかったためである。

【0036】

更に本発明の実施形態として、図7を用いて説明する。図7は本発明の第4の実施例を示すもので、内側の点線で囲まれたプロセス（A）は第1及び2の実施例の実施方法を示し、外側の点線で囲まれたプロセス（B）は第3の実施例の実施方法を示したフローである。ここで、酸化膜形成のための酸化を「第1酸化」、窒素導入後の酸化熱処理を「第2酸化熱処理」と記載した。フローからわかるように、各工程は同一チャンバか、大気から隔離された搬送室を介した搬送を相互に行ない、大気に暴露させることなく、各工程を進める。図8はフロー図7（A）を実現させるための枚葉型熱処理装置を組み合わせるプロセスを構築した例であり、シリコン基板の流れを示したものである。ここでは、酸化膜形成とその次の窒化処理と更にその後の第2酸化熱処理を異なるチャンバで実現する場合を示す。図8に示すように、まず、基板をロードロック室21に導入し、ロードロック室21を真空にした後、酸化室22において基板上に酸化膜を形成する。次に、搬送室25を通過してプラズマ窒化室23において酸化膜中に窒素を導入する。さらに、搬送室25を通過して酸化熱処理室24において、酸化熱処理を行う。この発明の効果を表すために、図9において、第2酸化熱処理直前の窒素量を測定した結果を従来例と比較する。窒化処理と第2酸化熱処理間において、シリコン基板を大気に暴露した場合（a）に比べて、本発明を用いた場合（b）には、時間に対する変化量が少ない。原因は明確ではないが、大気に暴露した場合、大気中の環境により、窒化直後の不安定な窒素が脱離したり、移動する現象が生じ、一方、雰囲気制御することによってその変化を抑制することができたものと考えられる。不安定な窒素の移動を制御することは、トランジスタ特性の制御の点で重要であるから、本発明は非常に重要であることがわかる。

【0037】

以上、本発明の実施例を述べてきたが、実施例で上記した条件や例に限られるものではない。例えば、酸化膜形成工程でドライ酸化の場合の例を示したが、膜厚が10～20[Å]程度の酸化膜を形成できる、いかなるプロセスを用いることによっても本発明の効果は失われるものではない。例えば、酸素と水素を混合した雰囲気（一般的にWet酸化と呼ぶ）でも可能であるし、成膜装置としては前述したRTPでなく、拡散炉と呼ばれるバッチ式の熱処理装置によっても実現できる。

【0038】

また、活性な窒素を発生させるものとしてプラズマを用いPowerなどの条件を記述したが、Powerなどのパラメータは装置固有のものであり、本発明はその点に特徴があるのではない。窒素を導入し、導入直後のその分布を表面近傍に良好に配することの制御するプロセスであれば、本発明の効果は消失しない。例えば、表面近傍に窒素を導入する方法で重要なのは、活性な窒素を生成することであり、その活性な窒素の生成の方法としては、プラズマ以外にも光を用いることができる。つまり、波長が十分短く（ $\lambda < 400\text{nm}$ ）、エネルギーが高い光を照射することによって窒素分子を活性な状態にすることで本発明は実現できる。

【0039】

次の酸化熱処理工程に関しても、上述したように界面を適量酸化する技術が重要である。従って酸素原子を含んだガスを少なくとも1種類以上混入させることが必要であり、その候補としては酸素分子の他に、オゾン（ O_3 ）、活性酸素、ラジカル酸素、酸素イオンが挙げられる。もちろん、それぞれの雰囲気をを用いた場合のプロセス条件を十分吟味する必要

があるが、それは上述の酸素分圧の規定範囲であることが必要である。

【0040】

しかも、酸化窒化処理工程についても本文ではNOガスを用いた例を述べたが、上述しているように酸素と窒素が混在するN₂OやNO₂を用いることもできる。シリコン基板界面に適量な窒素を導入することが重要である。

【0041】

また、実施例のなかでは常にシリコン基板を半導体基板として用いた例について説明したが、ゲルマニウム、SiC、ポリシリコン等を他の基板としたとしても、本発明の効果は失われない。また、酸化膜をゲート酸化膜として用いた例を示したが、界面準位の低減により特性が向上できる他の半導体装置にも応用可能であることは言うまでも無い。

【0042】

加えて、大気に暴露せずプロセスを行なうことを説明した図8においても、示したウェハの流れが全てではなく、同一のチャンバでも実施できることから推測できるように、例えば酸化膜成膜と酸化熱処理を同一チャンバで行い、窒化のみを別のチャンバで実施するなど、大気に暴露しないという本発明の中での組み合わせであれば、本発明の効果は失われないし、同様な効果を奏することができる。

【0043】

以上のように本発明によれば、酸化膜に導入する窒化処理の後に、その後に行なわれる全熱処理よりも高温の条件で、しかも膜厚や昇華を抑制する雰囲気を選択した酸化性の雰囲気中で熱処理することによって、事前に格子間や過剰な窒素を再分布・脱離させてしまい、その後の熱処理で変化させない状態を形成してしまうことによって、制御できない更なるシリコン基板の窒化やポリシリコン電極の窒化を抑制することができる。その結果、そのゲート絶縁膜や電極構造を有するトランジスタの性能は劣化することなく、逆に向上させることが可能となる。さらに信頼性の向上も期待できる。また窒素量を完全に制御することによって再現性・量産性を向上させることができる。

【0044】

さらに、界面に存在するダングリングボンドを酸素よりシリコンの未結合手との結合力が強い窒素で終端させることにより、酸素で終端させた場合に比べ特性が安定した半導体素子を形成することができる。

【図面の簡単な説明】

【0045】

【図1】本発明の実施例1による半導体装置の製造方法を説明するプロセスフローである。

【図2】本発明の実施例1の効果を説明する絶縁膜中の窒素の分布の図である。

【図3】本発明の実施例1の効果を説明する絶縁膜中各部の窒素量の各熱処理工程後の変化を捉えた図である。

【図4】本発明の実施例1を説明する第2酸化熱処理における膜厚増加の様子を示した図である。

【図5】本発明の実施例3を説明するプロセスフローを記述したものである。

【図6】本発明の実施例3の効果を説明するNBTIというトランジスタの信頼性評価の結果である。

【図7】本発明の実施例4を説明する各プロセスを装置の観点でのフローを示す図である。

【図8】本発明の実施例4を説明する実際のシリコン半導体基板の処理の装置での流れを示した図である。

【図9】本発明の実施例4の効果を説明する絶縁膜表面の窒素量の変化を示す図である。

【図10】従来例を説明する絶縁膜中の窒素の挙動を表す図である。

【図11】従来例を説明するポリシリコン電極を含んだ構造の状態を表す図である。

【図12】従来例を説明するシリコン基板界面の窒素量の各熱処理工程後の変化を捉

えた図である。

【図 1 3】従来例である NO ガスによる窒化による窒素分布を説明する図である。

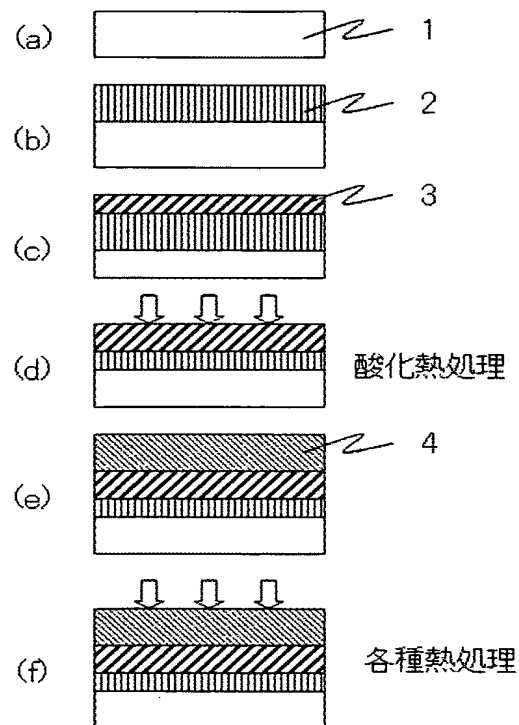
【符号の説明】

【 0 0 4 6 】

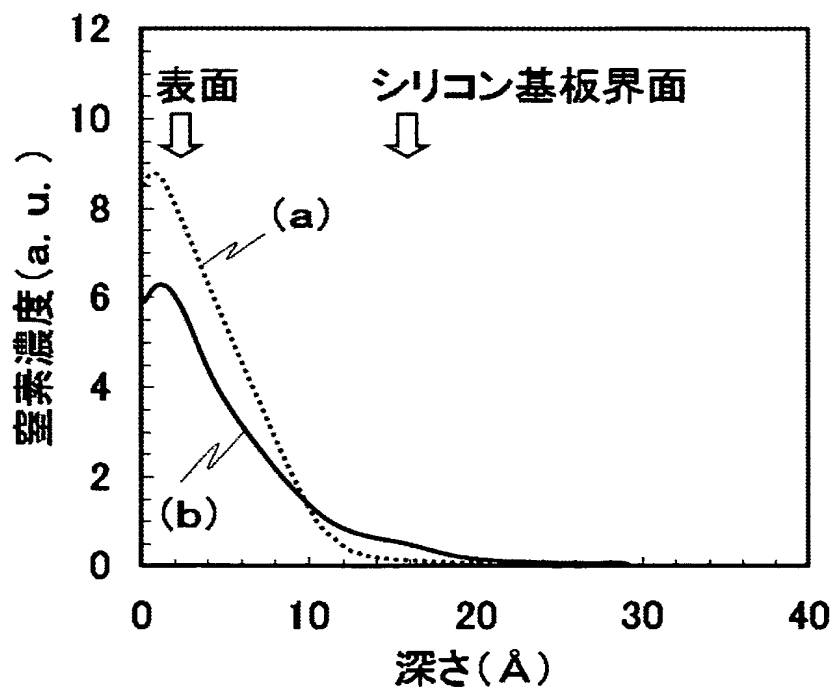
- 1 … シリコン基板
- 2 … シリコン酸化膜
- 3 … シリコン窒化膜層
- 4 … ゲート電極
- 1 1 … シリコン基板
- 1 2 … シリコン酸化膜
- 1 3 … シリコン窒化膜層
- 1 4 … 窒化されたポリシリコン層
- 1 5 … ゲート電極
- 2 1 … ロードロック室
- 2 2 … 酸化室
- 2 3 … プラズマ窒化室
- 2 4 … 酸化熱処理室
- 2 5 … 搬送室

【書類名】図面

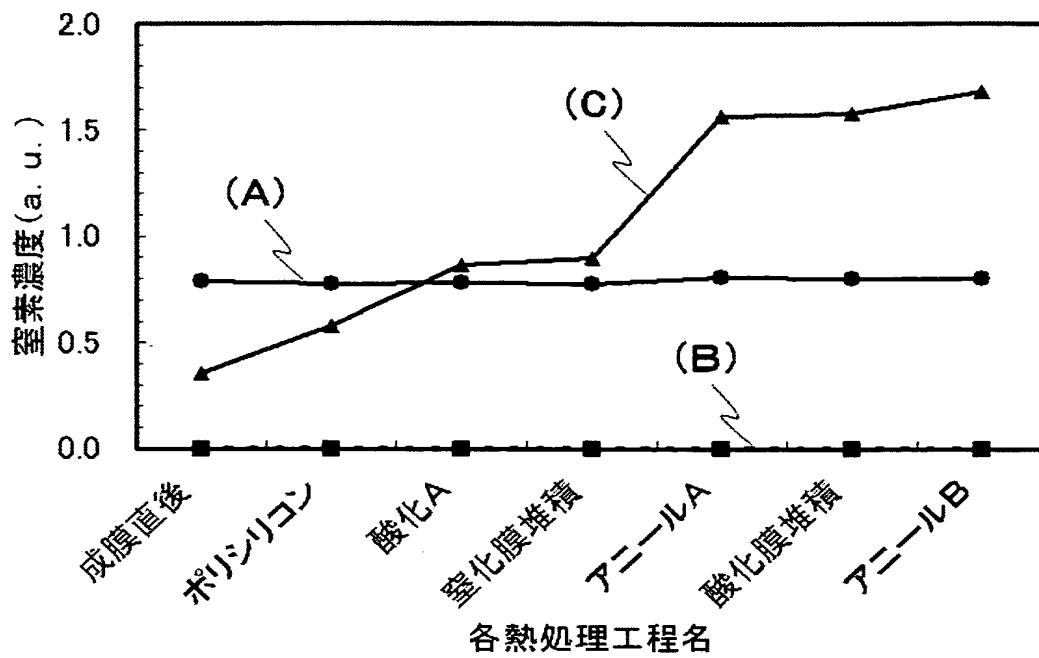
【図 1】



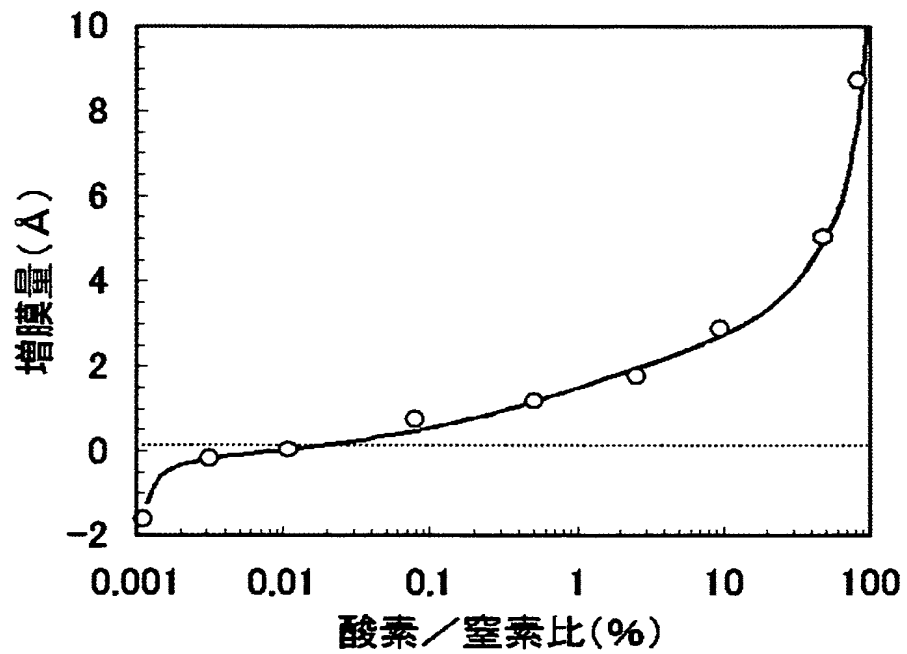
【図 2】



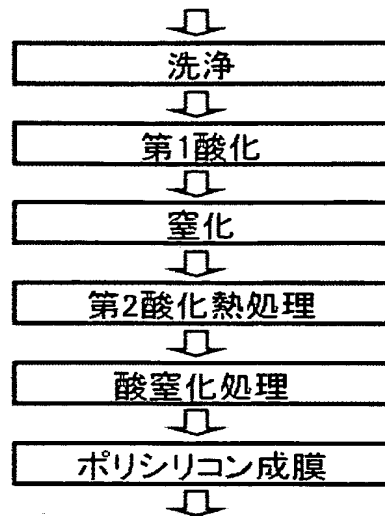
【図 3】



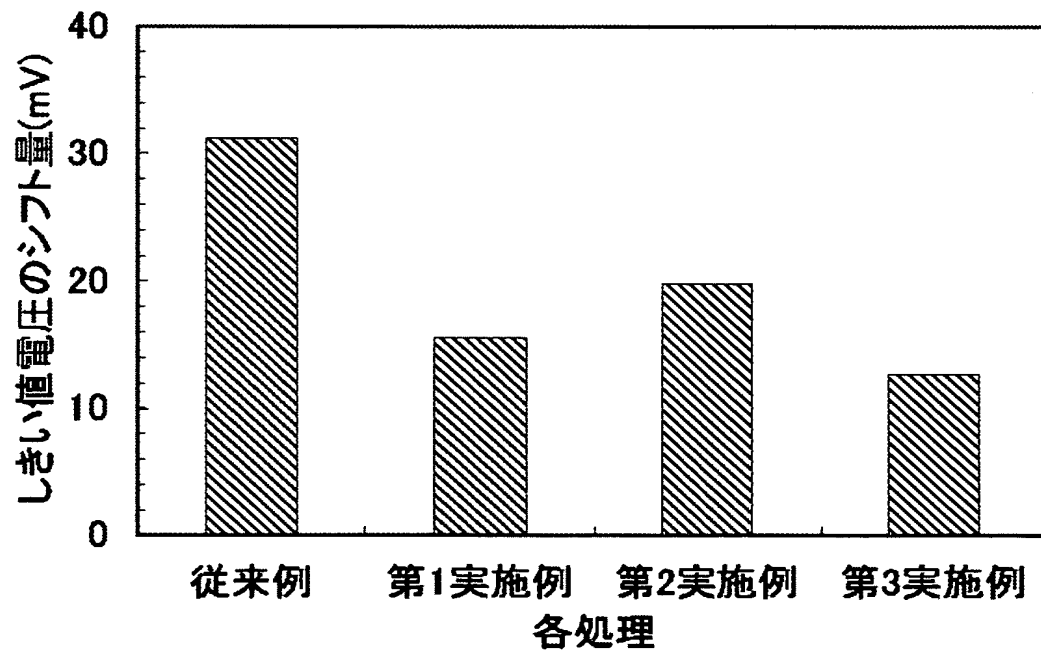
【図 4】



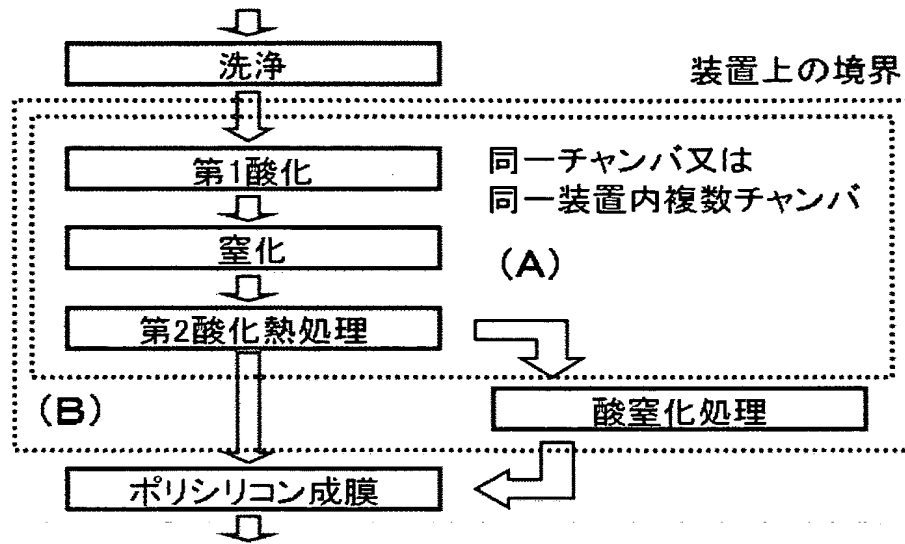
【図5】



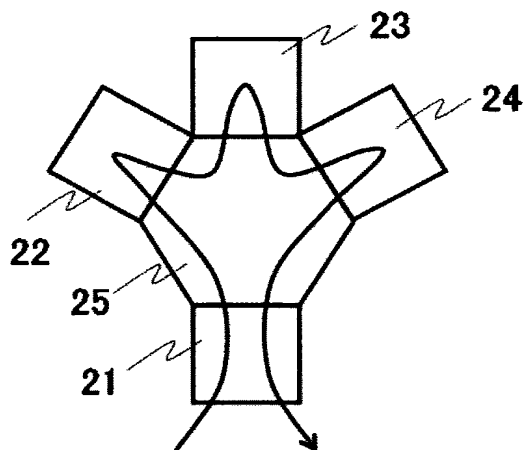
【図6】



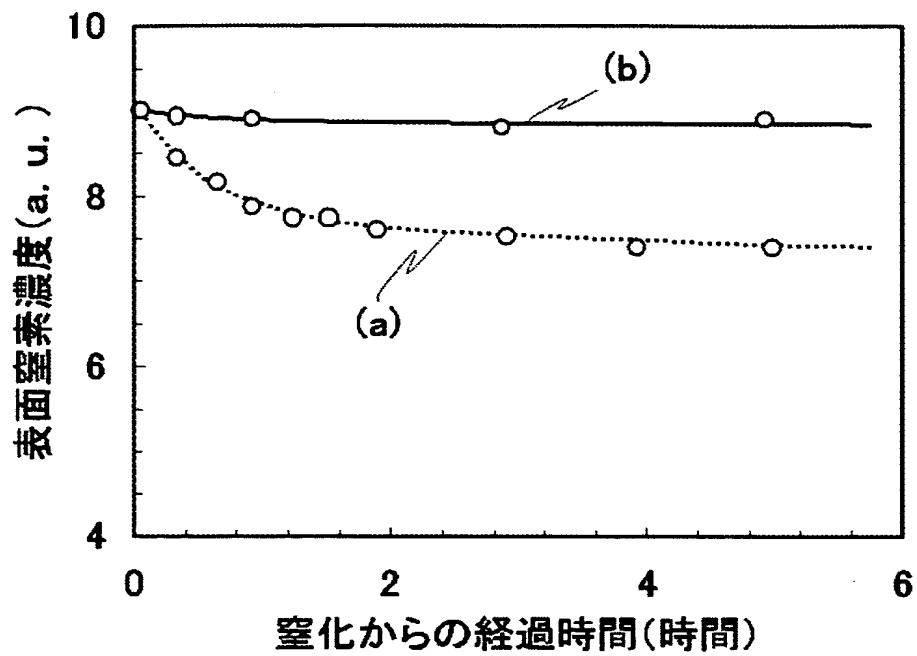
【図 7】



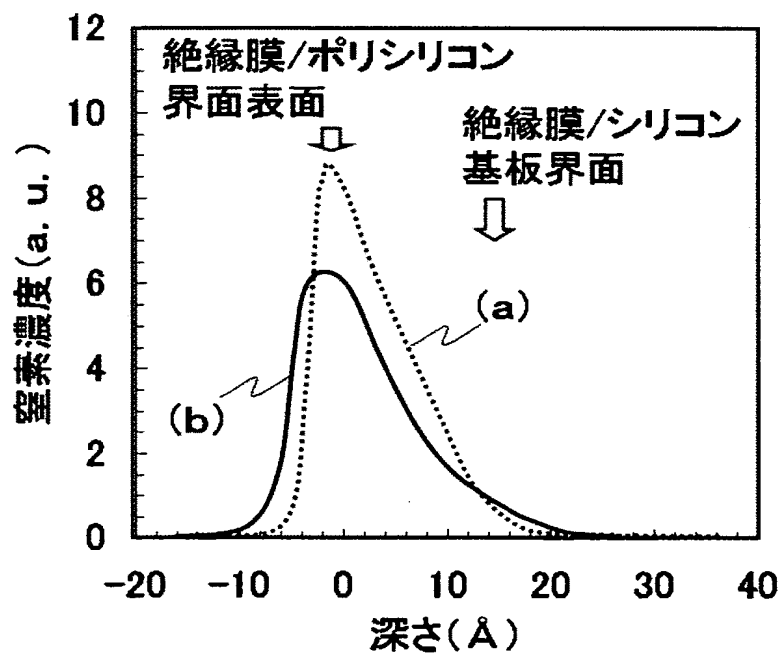
【図 8】



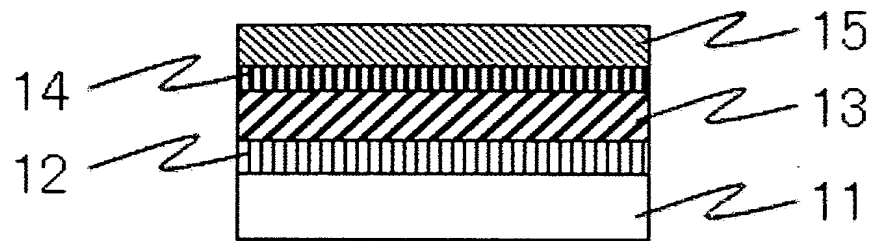
【図 9】



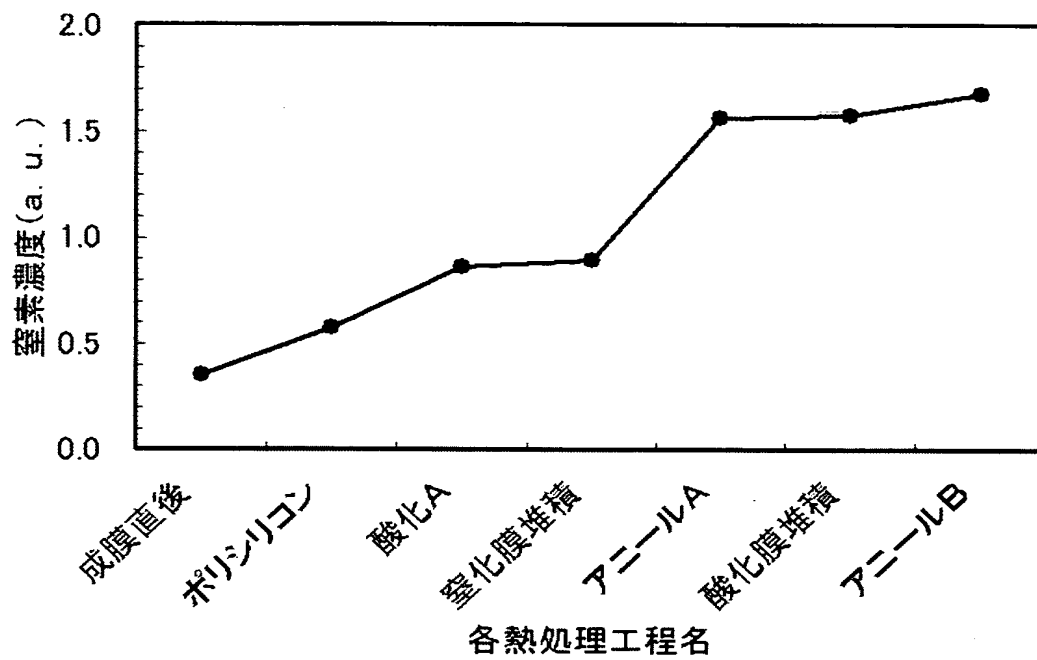
【図 10】



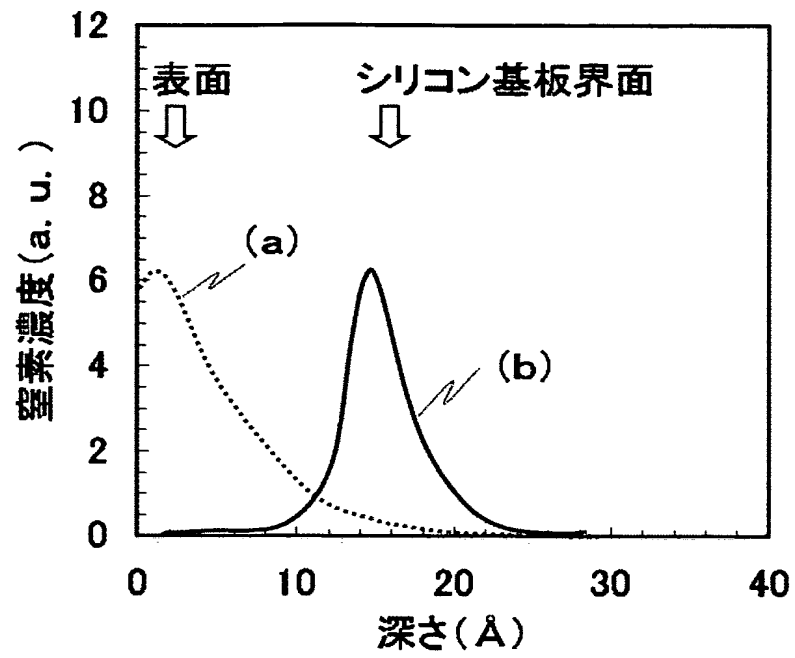
【図 11】



【図 12】



【図 13】



【書類名】要約書

【要約】

【課題】窒素の再分布によるシリコン基板界面への窒素の拡散を低減し、更にはトランジスタの高速化を妨げるポリシリコン界面への拡散を抑制して、高速デバイスを実現するMOS型トランジスタの製造方法を提供する。

【解決手段】半導体基板上に酸化膜を形成し、その後この酸化膜に窒素を導入し、さらに酸素を含むガス雰囲気中で酸化膜を熱処理する酸化熱処理工程とを含む半導体装置の製造方法において、酸化熱処理工程の熱処理温度が、その熱処理工程以降の全ての工程での温度より高いことを特徴とする。酸化膜に導入する窒素処理の後に、その後に行なわれる全熱処理よりも高温の条件で、しかも膜厚や昇華を抑制する雰囲気を選択した酸化性の雰囲気中で熱処理することによって、事前に格子間や過剰な窒素を再分布・脱離させてしまい、その後の熱処理で変化させない状態を形成してしまうことによって、制御できない更なるシリコン基板の窒化やポリシリコン電極の窒化を抑制することができる。

【選択図】図1

認定・付加情報

特許出願の番号	特願 2 0 0 3 - 4 0 8 8 1 3
受付番号	5 0 3 0 2 0 1 6 5 9 6
書類名	特許願
担当官	第五担当上席 0 0 9 4
作成日	平成 1 5 年 1 2 月 1 1 日

< 認定情報・付加情報 >

【提出日】	平成 15 年 12 月 8 日
-------	------------------

特願 2 0 0 3 - 4 0 8 8 1 3

出 願 人 履 歴 情 報

識別番号

[3 0 2 0 6 2 9 3 1]

1 . 変更年月日

2 0 0 2 年 1 1 月 1 日

[変更理由]

新規登録

住 所

神奈川県川崎市中原区下沼部 1 7 5 3 番地

氏 名

N E C エレクトロニクス株式会社